Документ подписан простой электронной подписью

Информация о владельце:

ФИО: Баламирзоев Назим Лиодинович

Министерство науки и высшего образования РФ

Должность: Ректор

Дата подписания: 30.1 Федеральное государственное бюджетное образовательное учреждение высшего Уникальный программный ключ: 5cf0d6f89e80f49a334f6a4ba58e91f3326b9926 образования

«Дагестанский государственный технический университет»

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ (МОДУЛЯ)

Дисциплина «Организация ЭВМ и вычислительных систем» наименование дисциплины по ОПОП

для специальности	10.05.03 «Инф			<u> ІАСНОСТЬ АВТОМ</u> наименование напра		
по специализации	«Безопасность	информацион	іных (<u>систем»</u> ,		
факультет <u>«Компы</u>		<u>ЭЛОГИИ, ВЫЧИС.</u> менование факульте			и энергетика»	<u>'a</u>
кафедра <u>«Управле</u> н				СИСТЕМАХ И ВЬ закреплена дисципли		я техника».
Форма обучения	рениоегонио ренио		3_	семестр (ы) _	<u>6</u> .	

и ОПОП ВО по спеці	иализации «Безопаснос	ть открытых информационных си	210Mm
Разработчик	Office 1-	Фейламазова С.А., б/с (ФИО уч. степень. уч. звание)	
« <u>11</u> » <u>09</u>		(ФИО уч. степень, уч. звание)	
И.о. зав. кафедрой, з	ва которой закреплена	а дисциплина (модуль) Мусаева У.А., к.т.н. ио уч. степень, уч. звание)	
« <u>/} » (9 2</u>		PIO y Cicicob, y a stante)	
Программа одобрена протскол №	а на заседании выпу	скающей кафедры ИБ от	2021года.
И.о. зав. выпускают	цей кафедрой по данн	ому направлению (специальносты Качаева Г.И., к.Э.Н. (ФИО уч. степень. уч. звание)	
« <u> </u>		(APTIO J. CICHCHII. J. SMAINE)	
		рдической комиссии факультета	« <u>Компьютерных</u>
техно югий, вычисли	тельной техники и энер	ргетики»	
от	2021 года, протокол	1 № <u>2</u>	
Председатель Метод	ической комиссии фа	акультета КТВТиЭ Т.И. Исабекова, к.ф-м.н.,	доцент.
« <u>/i`»</u> /:	подпись 2021.		
Декан факультета _	зэнндон	Ш.А. Юсуфов.	
Начальник УО	подпись	Э.В. Магомаева	
И.о. проректорию У	Р подпись	<u>Н.Л. Баламирзоев</u>	

Программа составлена в соответствии с требованиями ФГОС 3++ ВО по специальности 10.05 03 «Информационная безопасность автоматизированных систем» с учетом рекомендаций

1. Цели и задачи освоения дисциплины.

Целью освоения дисциплины «Организация ЭВМ и вычислительных систем» является изучение теоретических основ и принципов построения вычислительных машин, систем и комплексов, их функционирования и структурной организации, принципов построения и характеристик основных устройств ЭВМ, режимов работы машин, систем и комплексов.

Задачи дисциплины:

- дать студентам прочные знания и практические навыки в области, определяемой целями курса;
- изучить структуры команд и способы адресации памяти;
- изучить архитектурные особенности организации ЭВМ;
- изучить структурную и функциональную организацию процессора при выполнении различных ог ераций;
- изучить принципы работы технических устройств ИКТ.

2. Место дисциплины в структуре ОПОП специалитета

У небная дисциплина «Организация ЭВМ и вычислительных систем» входит в обязательную часть.

Знания, полученные в результате изучения этой дисциплины, будут использоваться студентом в своей д ильнейшей и практической деятельности, так как ему придется работать в условиях практически повсем стной автоматизации деятельности предприятий и организаций.

Программа базируется на дисциплинах: «Физика», «Информационные технологии», «Дискретная математика», «Электроника и схемотехника».

3 Компетенции обучающегося, формируемые в результате освоения дисциплины (модуля)

В результате освоения дисциплины «Организация ЭВМ и вычислительных систем» студент должен овладеть следующими компетенциями: (перечень компетенций и индикаторов их достижения о пносящихся к дисциплинам, указан в соответствующей ОПОП).

Код компетенции	Наименование компетенции	Наименование показателя оценивания (показатели достижения заданного уровня освоения компетенции:
ОПК-4	Способен анализировать физическую сущность явлений и процессов, лежащих в основе функционирования микроэлектронной техники, применять основные физические законы и модели для решения задач профессиональной	ОПК-4.1.9 знает терминологию, основные руководящие и регламентирующие документы в области ЭВМ и вычислительных систем
	деятельности	ОПК-4.2.6умеет осуществлять сбор, обработку, анализ и систематизацию научнотехнической информации в области ЭВМ и систем с применением современных информационных технологий
ОПК-13	Способен организовывать и проводить диагностику и тестирование систем защиты информации автоматизированных систем, проводить анализ уязвимостей систем защиты информации автоматизированных систем	ОПК-13.1.1знает технические характеристики, основные показатели качества и эффективности ЭВМ и вычислительных систем, методы их оценки и пути совершенствования ОПК-13.2.1умеет проводить анализ архитектуры и структуры ЭВМ и вычислительных систем

4. Объем и содержание дисциплины (модуля)

	овем и содержан	не дисциплины (модули)	<u>',</u>
Форма обучения	очная	очно-заочная	заочная
Общая трудоемкость по	3/108		3/108
дисциплине (ЗЕТ/ в часах)			
Лекции, час	17	-	4
Практические занятия, час	-		
Лабораторные занятия, час	34	-	9
Самостоятельная работа, час	57	-	95
Курсовой проект (работа), РГР,	-		
семостр			
Зачет (при заочной форме 4 часа	Зачет	-	4 часа на
отводится на контроль)			контроль
Часы на экзамен при очной, очно-	-	-	-
заочной формах 1 ЗЕТ – 36 часов,			
при заочной форме - 9 часов)			

4.1 Содержание дисциплины.

		Очная форма			Очно-заочная форма			M9	Заочная форма				
No			OHA	ая форм	14	1 - 09	110-340-11	тал фор	IVIA	Jak	, 121047A Q	- Pinta	T
п/п	Раздел дисциплины, тема лекции и вопросы	ЛК	ПЗ	ЛБ	СР	ЛК	пз	ЛБ	CP	ЛК	пз	ЛБ	CP
1.	 ТЕМА 1: АРИФМЕТИКО-ЛОГИЧЕСКИЕОСНОВЫ ЭВМ Форматы чисел в ЭВМ. Числа в формате с фиксированной запятой. Числа в формате с плавающей запятой. Прямой, обратный и дополнительный коды. Выполнение операций сложения и вычитания в обратном и дополнительном кодах. 	2		2	2								
2.	 ТЕМА 2: ЭЛЕМЕНТНАЯ БАЗА ЭВМ Логические элементы Триггеры. Дешифраторы. Шифраторы. Мультиплексоры и демультиплексоры. 	2		2	2								
3.	 ТЕМА 3: ФУНКЦИОНАЛЬНАЯ И СТРУКТУРНАЯ ОРГАНИЗАЦИЯ ЭВМ 1. Структурная организация компьютера. Неймановская архитектура. 2. Классификация ЭВМ Флинна. 3. Обобщенная структурная схема универсальной ЭВМ. 4. Стандартный цикл выполнения команд в процессоре. 5. Система машинных команд ЭВМ 6. Форматы команд ЭВМ. 	2		2	2								
4.	 ТЕМА4: ФУНКЦИОНАЛЬНАЯ И СТРУКТУРНАЯ ОРГАНИЗАЦИЯ ЭВМ Методы адресации информации. Прямая адресация, непосредственная адресация, регистровая адресация, укороченная адресация. Базовая адресация, косвеннаяадресация, индексная адресация, страничная адресация. 	2		2	2								
5.	ТЕМА 5: ФУНКЦИОНАЛЬНАЯ И СТРУКТУРНАЯ ОРГАНИЗАЦИЯ ЭВМ 1. Система прерываний ЭВМ. 2. Аппаратные и программныепрерывания. 3. Способы обработки прерываний.	2		2	2								

<u></u>	ТЕМА 6: АРХИТЕКТУРА ПРОЦЕССОРА			2	2								
	1. Процессоры с расширенной (CISC) системой команд.		!								ļ		
6.	2. Процессоры с сокращённой (RISC) системой команд.		[
"	3. Прецессоры с командными словами сверхбольшой длины										ľ		
	-VLIW (Very Long Instruction Word).		i i										
	ТЕМА 7: ОРГАНИЗАЦИЯ ПМЯТИ ЭВМ.	2		2	2								
	1. Классификация памяти <u>.</u>		i (,			
}	2. Иерархия памяти.		{				'						
-	3.Взаимодействие процессора и различных уровней памяти.		,)					i					(
7.	Адресное оперативное ЗУ.		}										
	3. Безадресные оперативные запоминающие устройства.		[[}
	4. Способы организации запоминающих массивов в		1			}							
L	оперативных ЗУ.				<u> </u>								
	ТЕМА 8: ПРИНЦИПЫ ОРГАНИЗАЦИИ АРИФМЕТИКО-	2		2	2		}		}	}			
	ЛОГИЧЕСКИХ УСТРОЙСТВ					}]
	1. АЛУ: назначение, типовые структуры для различных моделей												
8.	ЭВМ алгоритмы функционирования, характеристики.					1		1		}	}		
0.	2. Структура АЛУ для сложения и вычитания двоичных чисел с		ļ					}		l		1	1 1
	фиксированной запятой.		}									1	
	3. Структура АЛУ для сложения и вычитания двоичных чисел с			!		ł		ł	}				
	плавающей запятой.								 				
	ТЕМА 9: ПРИНЦИПЫ ПОСТРОЕНИЯ УСТРОЙСТВ	2]	2	2			1					1
	УПРАВЛЕНИЯ ЭВМ.					}	ļ	}		}			1 1
1	1. Модель устройства управления 2. Обобщенная структура устройства управления.				į	}							
9.	2. Обоощенная структура устроиства управления. 3. Устройство управления с жесткой логикой.		1 1			{	}	}		}	}	}	}]
	4. Принцип управления по хранимой в памяти		[1		<u> </u>					}	
	микропрограмме.		}			}	}	1					1 1
	5. Кодирование микрокоманд.		}		i	}	}						
<u></u>	ТЕМА 10: ОРГАНИЗАЦИЯ СИСТЕМНЫХ ШИН В	2		2	2						_		
	компьютере.	_	1		_	1				1			} }
ì	1.Передача данных в компьютере.				İ	1		-					}
1.0	2.Общая шина.		}	i		}			į	1			1
10.	3.Шина PCI Express.						}		1				
	4.Системные шины FSB, QPI и HyperTransport.		{			}			!	}	}		
	5.Последовательные шины Serial ATA и USB.		j			1		ł	f.				1 1
	6.Шина InfiniBand.								:		L		

[ТЕМА 11: СИСТЕМА ВВОДА ВЫВОДА ЭВМ	2		2	2						1		
	1. Адресация устройств ввода-вывода.	_		2	-							1	1
	2. Общая структура контроллера устройства ввода-вывода.	1	}	}	j						}	}	1
{	3. Организация прерываний.		}	Ì							j	1	1
11.	4.Структура программного обеспечения подсистемы ввода-	Ì	ļ	ļ							}	ļ	{
11.	вывода	}	}	1	ļ) i	
1	5.Алгоритмы ввода данных.	Ì	Ì	1								1	
	6. Алгоритм вывода данных.			1									
ļ	7. Режим прямого доступа к памяти.	- 1	ļ	1								1	
	ТЕМА 12: ОРГАНИЗАЦИЯ ГРАФИЧЕСКОЙ	2		2	3								
	СИСТЕМЫ КОМПЬЮТЕРА	_		-								}	
	1. Интерфейсы графики.	ł		Ì									
1	2. Графический конвейер.			ļ					ł		}		
	3. Видеокарта.	1		Ì									
12.	4. RAMDAC.	1	1	1						}	}		
	5. Видеопамять.	}		}				' 					
	6. Графические процессоры.			ļ				 	}				
	7. Технология GPGPU и программно-аппаратная архитектура	1		[Ì				
ļ	7. Технология от от о и программно-аппаратная архитектура СUDA.	1	1	ł					}				1
 	ТЕМА 13: ОРГАНИЗАЦИЯ ЗВУКОВОЙ СИСТЕМЫ	$\frac{1}{2}$		$\frac{1}{2}$	3				 				
	КОМПЬЮТЕРА	2		2	<i>-</i>	i	ì		[1
13.	1. Назначение и функциональные характеристики	1	j	ļ						}		}	}
15.	звуковой каты.	1	ı	1	1					}			1
}	2. Состав и структура звуковой карты.			ł					}		}		}
	ТЕМА 14: ВЫЧИСЛИТЕЛЬНЫЕ СИСТЕМЫ	2		2	3		<u> </u>						
}	 Классификация вычислительных систем. 	1		ł					}		}	}	
14.	2. Многомашинныевычислительные комплексы.	-		{			1		j	}	l		1
	3. Многопроцессорныевычислительные комплексы.		1	ł						ļ	}	1	
	4. Области применения вычислительных систем.			}	_]								
	ТЕМА 15: СУПЕРКОМПЬЮТЕРЫ	2		2	3				}			1	
	1. Суперкомпьютеры фирмы Cray.	1	ļ	1					}		}	1	
[]	2. \1BK «Эльб р ус».		}						1	1	j		
15.	3. Высокопроизводительные вычислительные				}				1		1		1
1	системы в рейтинге ТОР 500.				Í				1				
1 1	4. Развитие компьютеров на основе новейших				ļ				}		1		1 1
	ехнологий.					l	L	<u></u>	<u> </u>		L	<u> </u>	

ТЕМА 16: ВЫЧИСЛИТЕЛЬНЫЕ СЕТИ	T 2	F	2	3	T	T	T	T	T	T	\Box	
1. Классификация вычислительных сетей.	-	1	_]	- ; I			}		}		1	
2. Сети клиент/сервер.	1	1	,)	,			}			1	1	
16. 3. Понятие протокола.		1	,)	, (ļ	}		1	1	,
4. Методы доступа в сетях.	1	1	, ,	; i	ļ	ļ	ł	}		,	1	,
5. Модель OSI. Стек протоколов TCP/IP.	ļ		, 1	i I			Ì	Ì	Ì	<u> </u>	1	i (
6. Локальные сети.	<u> </u>			L						ļ'		
ТЕМА17: ВЫЧИСЛИТЕЛЬНЫЕ СЕТИ	2	<u> </u>	2	3						,	1	
1. Глобальные сети.	,	1	,	, I	}		1	}		1	1	,
17. 2. Система доменных имен.	1	1	, }	,	}					}	1	,]
3. Способы подключения к сети Интернет.	1	1	, 1	<i>!</i>				}		}	1	
4. Принципы построение корпоративных сетей.	1	1	,	·	ļ			 	ļ		 	
ИТОГО за семестр	34	1	34	40	<u> </u>		<u> </u>	<u> </u>	ļ	ļ'		
ИТОГО	34	1	34	40	<u> </u>		<u> </u>	1	ļ	<u> </u>	<u> </u>	
	,	одная кон		Į.								}
Форма текущего контроля успеваемости (по срокам текущих	i	І аттестац	•									
аттестаций в семестре)	1	аттестац	•									{
аттестации в семестре)		аттестаци	ия 11-11	5 темы	}							
					ļ				ļ			
Форма промежуточной аттестации (по семестрам)			замен					_,	<u> </u>	,		
Итого	34		34	40			<u> </u>		<u> </u>	<u> </u>	<u> </u>	

4.2 Содержание лабораторных занятий

№ п/п	№ лекции из рабочей программы			Количество часоі	Рекомендуемая литература и методические разработки (№ источника из списка	
	программы		Очно	Очно-заочно	Заочно	литературы)
1	2	3	4	5	6	7
1.	1,2	Лабораторная работа: Изучение возможностей про-граммы, моделирующей работу микро-ЭВМ	4			1-9
2.	3,4	Лабораторная работа: Исследование работы ЭВМ при выполнении линейных программ	4			1-9
3.	5,6	Лабораторная работа: Исследование работы ЭВМ при выполнении разветвляющихся программ	4			1-9
4.	7,8	Лабораторная работа: Исследование работы ЭВМ при выполнении циклических программ	4			1-9
5.	9,10	Лабораторная работа: Исследование работы ЭВМ при выполнении комплексов программ	4			1-9
6.	11,12	Лабораторная работа: данными с внешними устройствами	4			1-9
7.	13,14	Лабораторная работа: Исследование работы ЭВМ при обмене данными с внешними устройствами в режиме прерывания программ	4			1-9
8.	15-17	Лабораторная работа: Исследование микропрограммного устройства управления	6			1-9
Итого			34			

4.3 Тематика для самостоятельной работы студентов

N₂ n/n	Тематика по содержанию дисциплины, выделенная для самостоятельного изучения	Количе	ество часов из соде диспиплины	Рекомендуемая литература и источники	Формы контроля СРС	
		Очно	Очно-заочно	Заочно	информации	
1	2	3	4	5	6	7
1	Краткая история развития ЭВМ. Поколения ЭВМ. Основные области и формы использования ЭВМ.	2			1-9	Контрольная работа
)	Системы счисления, применяемые в ЭВМ, и иххарактеристика. Формы представления чисел иалфавитной информации в ЭВМ. Основные сведения о кодировании информации и о носителях информации.	2			1-9	Контрольная работ а
3	Алгоритмы реализации арифметических операций над машинными кодами чисел в различных формах их представления. Последовательность преобразования информации при вводе ее в ЭВМ и при выводе результатов. Роль и место алгебры логики в цифровой вычислительной технике. Функционально полные наборы логических элементов. Комбинационные схемы, основные напы их построения	2			1-9	Контрольная работа
	Классификация элементов ЭВМ. Техническая реализация запоминающих и логических элементов. Современные элементы в интегральном исполнении.	2			1-9	Контрольная работа
	Триггеры - их типы, функциональные схемы, таблицы переходов, области применения. Стандартизация системы элементов ЭВМ и ихобозначений. Классификация узлов ЭВМ. Регистры: параллельные, сдвиговые.	2			1-9	Контрольная работа
)	Счетчики. Счетчики с последовате выным и параллельным переносом. Суммирующие, вычитающие и реверсивные счетчики, кольцевые счетчики. Шифраторы, дешифраторы. Принцены построения схем дешифраторов и шифраторов. Сумматоры - их назначение, принципы построения, структурны схемы, функционирование Стандартизация обозначений функциональных узлов ЭВМ.	2			1-9	Контрольная работа
	Общие принципы функционального структурной организации современных ЭВМ. С октура и характеристика системы командЭВМ. Форматы к илд. Способы адресации	2			1-9	Контрольная работа

	Структурная организация и взаимодействиеузлов и устройств ЭВМ при выполнении основных команд.			
8	Структура процессоров ЭВМ. А ПУ: назначение, типовые структуры дляразличных моделей ЭВМ, алгоритмы функционирования, характеристики.	2	1-9	Контрольная работа
9	АЛУ для сложения и вычитания чисел с плавающей запятой. АЛУ для умножения чисел с фиксированной запятой. АЛУ для деления чисел с фиксированной запятой.	2	1-9	Контрольная работа
10	Центральные устройства управления (ЦУУ): типы, структуры, характеристики. Микропрограммный и аппаратный способ управления ЭВМ. Система прерываний и приоритетов: виды прерываний, общая схема процесса прерывания программы, слово состояния программы, структура прерываний и приоритетов.	2	1-9	Контрольная работа
11	Оперативная и сверхоперативная память намагнитных и электронных запоминающих элементах. Внешние ЗУ, их типы и характеристики. Накопители на магнитных дисках и лентах. Виртуальная память. Иерархическая структурапамяти в современных ЭВМ.	2	1-9	Контрольная работа
12	Назначение и виды каналов ввода-вывода (КВВ). Селекторные, байт-мультиплексные иблок-мультиплексные каналы. Пропускная способность КВВ. Команды ввода-вывода и управляющая информация. Канальная программа. Интерфейсы ввода-вывода: назначение, типы ихарактеристики.	3	1-9	Контрольная работа
13	Однопрограммные и мультипрограммные режимы работы ЭВМ. Режимы пакетной обработки. Режим разделения времени. Режим запрос-ответ. Диалоговый режим. Работа ЭВМ в реальном масштабе времени.	3	1-9	Контрольная работа
14	Назначение и характеристики ПЭВМ. Логическая структура и организация интерфейса ПЭВМ. Периферийные устройства ПЭВМ и их классификация. Функционирование ПЭВМ в различных режимах.	3	1-9	Контрольная работа
15	Определение, классификация и особенности ВС различных типов. Принципы построения многопроцессорных (МПС) и многомашинных (ММС) вычислительных систем. Типовые структуры ВС. Уровни комплексирования средств вычислительной техники. Вычислительные системы на базе мини- и микро-ЭВМ. Режимы работы ВС. Организация функционирования ВС в различных	3	1-9	Контродьная работа

Принципы конвейеризации.	3		1-9	Контрольная
Метод задержанных переходов.				работа
Статическое и динамическое прогнозирование переход.	}	,		
Буфер целевых адресов переходов.				
Определение, назначение, особенности ипринципы	3		1-9	Контрольная
построения вычислительных сетей Типовые структуры сетей,	1			работа
их преимущества и недостатки.	1			
Телекоммуникационные системы. Классификация и		Ì		
характеристика.				
Показатели надежности технических средствВС.				
0	40			
	Метод задержанных переходов. Статическое и динамическое прогнозирование переход. Буфер целевых адресов переходов. Определение, назначение, осооенности ипринципы построения вычислительных сетей Типовые структуры сетей, их преимущества и недостатки. Телекоммуникационные системы. Классификация и характеристика.	Метод задержанных переходов. Статическое и динамическое прогнозирование переход. Буфер целевых адресов переходов. Определение, назначение, осооенности ипринципы построения вычислительных сетей Типовые структуры сетей, их преимущества и недостатки. Телекоммуникационные системы. Классификация и характеристика. Показатели надежности технических средствВС.	Метод задержанных переходов. Статическое и динамическое прогнозирование переход. Буфер целевых адресов переходов. Определение, назначение, осооенности ипринципы построения вычислительных сетей Типовые структуры сетей, их преимущества и недостатки. Телекоммуникационные системы. Классификация и характеристика. Показатели надежности технических средствВС.	Метод задержанных переходов. Статическое и динамическое прогнозирование переход. Буфер целевых адресов переходов. Определение, назначение, осооенности ипринципы построения вычислительных сетей Типовые структуры сетей, их преимущества и недостатки. Телекоммуникационные системы. Классификация и характеристика. Показатели надежности технических средствВС.

5. Образовательные технологии

Используется технология учебного исследования:

При выполнении лабораторных работ используется программа basepc.exe, которая моделирует работу микро-ЭВМ и позволяет визуально на экране дисплея наблюдать состояния ячеек оперативной памяти, всех регистров процессора, регистров устройств ввода-вывода, ячеек памяти микрокоманд. Программа позволяет вводить в оперативную память и выполнять команды, в том числе, и пошагово — по микрокомандам. Кроме того, имеется возможность программирования памяти микрокоманд, что позволяет изменять систему машинных команд путем добавленияновых команд.

Для выполнения лабораторных по сетевым технологиям используем беспроводной маршрутизатор, проводной маршрутизатор, коммутатор.

При чтенит лекций используются активные формы, то есть привлекаются студенты в качестве экспертов для ответсв на вопросы при рассмотрении принципов работы устройств ЭВМ. Это позволяет более детально понять излагаемый материал. Удельный вес занятий, проводимых в интерактивной форме составляет 20% (32 часа) аудиторных занятий. При чтении лекций используем проектор для показа презентаций.

6. Оценочные средства для текущего контроля успеваемости, промежуточной аттестации по итогам освоения дисциплины и учебно-методическое обеспечение самостоятельной работы студентов

Оценочные средства по дисциплине приведены в приложении к рабочей программе в приложении А «Фонд оценочных средств»

MMY Anuesa K.A.

7. Учебно-метолическое и информационное обеспечение дисциплины (модуля)

7. Учебно-методическое и информационное обеспечение дисциплины (модуля)						
№n/n	Виды занятий	Комплект необходимойучебной литературы подисциплине	Автор(ы)	Издательство игод издания	Количество экземпл я ров	
					В библиотеке	На кафедре
1	2	3	4	5	6	7
	 .	ОСНОЕ	КАНЯ			
1	ЛК,СР	Организация ЭВМ: учебнометодическое пособие / А. Ю. Попов. — Москва: МГТУ им. Н.Э. Баумана, 2010. — 48 с. — Текст: электронный // Лань: электронно-библиотечная система.	Попов А.Ю.	Московский государственн ый технический университет имени Н.Э. Баумана,2010	https://e.lanb ook.com/boo k/52407	
2	ЛК,СР	Вычислительные системы: учебное пособие для спо / А. Е. Журавлев. — 2-е изд., стер. — Санкт-Петербург: Лань, 2021. — 144 с. — ISBN 978-5-8114-8611-3. — Текст: электронный // Лань: электронно-библиотечная система.	Журавлев А. Е	Издательство "Лань" (СПО), 2021	https://e.lanb ook.com/boo k/179036	
3	ЛК,СР	Организация ЭВМ / П. С. Довгий, В. И. Скорубский. — Санкт-Петербург: НИУ ИТМО, 2009. — 56 с. — Текст: электронный // Лань: электронно-библиотечная система.	Довгий П.С., Скорубский В.И.	Санкт- Петербургский национальный исследовательс кий университет информационных технологий, механики и оптики, 2009	https://e.lanb ook.com/boo k/40706	1
4	ЛК,ЛБ, СР	Организация и архитектура ЭВМ. Вычислительные системы: учебное пособие для спо / А. Е. Журавлев. — 2-е изд., стер. — Санкт-Петербург: Лань, 2021. — 144 с. — ISBN 978-5-8114-8611-3. — Текст: электронный // Лань: электронно-библиотечная система.		Санкт- Петербург: Лань, 2021.	URL: https://e.lanb ook.com/boo k/179036	
5	ЛК, СР	Вычислительные машины, комплексы и компьютерные сети: учебно-методическое	Тарасов, И. Е.	Москва: РТУ МИРЭА, 2021.	URL: https://e.lanbo ok.com/book/	

		пособие / И. Е. Тарасов. — Москва: РТУ МИРЭА, 2021. — 89 с. — Текст: электронный // Лань: электронно-библиотечная система.	Dominio M D	Mymyoyoy	176541 URL:	
6	ЛК,СР	Практикум по архитектуре вычислительных машин, комплексам защиты информации и протоколам передачи данных в компьютерных сетях: учебное пособие / М. В. Вотинов. — Мурманск: МГТУ, 2018. — 110 с. — ISBN 978-5-86185-968-4. — Текст: электронный // Лань: электронно-библиотечная система.	Вотинов, М. В.	Мурманск: МГТУ, 2018.	https://e.lanbo ok.com/book/ 142640	
		дополни	ТЕЛЬНАЯ			
7	KP,CF	Архитектура средств вычислительной техники. Общие сведения об ЭВМ. Процессоры и устройства управления: учебное пособие / В. Ф. Гребенников, В. А. Овчеренко. — Новосибирск: НГТУ, 2019. — 76 с. — ISBN 978-5-7782-4003-2. — Текст: электронный // Лань: электронно-библиотечная система.	Гребенников, В. Ф.	Новосибирск: НГТУ, 2019.	URL: https://e.lanbo ok.com/book/ 152233	
8	КР,СР	Организация внешних запоминающих устройств ЭВМ	Шмокин М.Н.	Пензенский государственный технологический университет,20	https://e.lanb ook.com/boo k/62444	1
9	ЛК, СР	Архитектура ЭВМ: учебное пособие / составители Е. В. Крахоткина, В. И. Терехин. — Ставрополь: СКФУ, 2015. — 80 с. — Текс: электронный // Лань: электронно-библиотечная система.	Е.В. Крахоткина,В. И. Терехин	Северо- Кавказский федеральный университет, 2015	URL: https://e.lanb ook.com/boo k/155217	i

9.Лист изменений и дополнений к рабочей программе

Дополнения и изменения в рабочей прог	рамме на 20/20 учеоный год.
В рабочую программу вносятся следующ	
1	
2	
3	
5	
	ги внесения каких-либо изменений или дополнений на
Рабсчая программа пересмотрена и одоб от года, проток	
Завед ющий кафедрой ИБ	<u> Качаева Г.И.,</u> к.э.н.
названик кафедры) (подпись, дата) (ФИО, у	ч. степень, уч. звание)
Согласовано:	
Декан (директор)	Юсуфов Ш.А, к.т.н, _доцент.
(подпись. дата)	(ФИО, уч. степень, уч. звание)
Председатель МС факультета КТВТ	Е и
	Т.И. Исабекова, к.ф-м.н., доцент.
20	(ФИО, уч. степень, уч. звание)