

Документ подписан простой электронной подписью  
Информация о владельце:  
ФИО: Баламирзоев Назим Лиодинович  
Должность: Ректор  
Дата подписания: 20.02.2018  
Уникальный программный ключ:  
5cf0d6f89e80f49a334f6a4ba58e91f3326b9926

**Министерство науки и высшего образования РФ**

**Федеральное государственное бюджетное образовательное учреждение  
высшего образования**

**«Дагестанский государственный технический университет»**

## **РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ (МОДУЛЯ)**

Дисциплина

**«Микропроцессорная техника»**

наименование дисциплины по ОПОП

для направления (специальности) 09.03.01 «Информатика и вычислительная техника»,  
код и полное наименование направления (специальности)

по профилю (специализации, программе) «Вычислительные машины, комплексы,  
системы и сети»,

факультет «Компьютерных технологий, вычислительной техники и энергетики»,  
наименование факультета, где ведется дисциплина

кафедра

Теоретической и общей электротехники

наименование кафедры, за которой закреплена дисциплина

Форма обучения очная, курс 4 семестр (ы) 8.  
очная, очно-заочная, заочная

г. Махачкала 2019 г.

Программа составлена в соответствии с требованиями ФГОС ВО по направлению подготовки (специальности) 09.03.01 «Информатика и вычислительная техника» с учетом рекомендаций и ОПОП ВО по направлению и профилю подготовки «Вычислительные машины, комплексы, системы и сети».

Разработчик А.Л  
подпись  
« 12 » 09 2019 г.

Семиляк А.И., старший преподаватель  
(ФИО уч. степень, уч. звание)

Зав. кафедрой, за которой закреплена дисциплина (модуль)

Мусаев  
подпись  
« 12 » 09 2019 г.

Исмаилов Т.А., д.т.н., профессор  
(ФИО уч. степень, уч. звание)

Программа одобрена на заседании выпускающей кафедры УиИТСиВТ от 12.09.2019 года, протокол № 1.

Зав. выпускающей кафедрой по данному направлению (специальности, профилю)  
Асланов Т.Г., к.т.н.  
подпись

(ФИО уч. степень, уч. звание)

« 12 » 09 2019 г.

Программа одобрена на заседании Методической комиссии направления 09.03.01 «Информатика и вычислительная техника» факультета «Компьютерных технологий, вычислительной техники и энергетики» от 12.09.2019 года, протокол № 1.

Председатель Методической комиссии направления  
Исабекова Т.И., к.ф.-м.н., доцент  
подпись

(ФИО уч. степень, уч. звание)

« 12 » 09 2019 г.

Декан факультета Н.Н.Юсуфов  
подпись

Юсуфов Ш.А.  
ФИО

Начальник УО Магомаева Э.В.  
подпись

ФИО

И.о. начальника УМУ Гусейнов М.Р.  
подпись

ФИО

## **1. Цели и задачи освоения дисциплины.**

**Целями освоения дисциплины (модуля)** «Микропроцессорная техника» является формирование у студентов знаний об организации современных микропроцессорных систем, принципов построения микропроцессорных систем, изучение принципов построения микропроцессоров, обучение навыкам программирования микропроцессоров, обучение навыкам проектирования микропроцессорных схем.

Задачи дисциплины:

- Активация самостоятельной познавательной деятельности студентов с использованием разнообразных источников информации;
- Изучение схемотехнических подходов разработки базовых микропроцессорных узлов автоматизированных систем; изучение методов анализа работы микропроцессорной техники; овладение методами разработки узлов автоматизированных систем на основе современных микропроцессоров; получение знаний, умений и навыков использования микроконтроллеров и микропроцессоров при разработке устройств различного назначения;
- Формирование у студентов научного мышления, правильного понимания границ используемых методов анализа микропроцессорных устройств и методов оценки степени достоверности результатов, полученных с помощью экспериментальных и математических методов исследования.

## **2. Место дисциплины в структуре ОПОП**

Учебная дисциплина «Микропроцессорная техника» согласно учебного плана включена в вариативную часть дисциплин Блока 1. Общая трудоемкость дисциплины составляет 108 часов (3 зачетных единиц). Форма итогового контроля – экзамен в восьмом семестре.

Освоение дисциплины «Микропроцессорная техника» базируется на фундаментальных дисциплинах – «Математика», «Электроника», «Электротехника» и «Информатика». Наиболее важными для усвоения курса являются следующие разделы этих дисциплин: - дифференциальное и интегральное исчисление; - интегральные преобразования Фурье и Лапласса; - электричество и магнетизм; - вычислительные методы решения систем линейных уравнений с вещественными и комплексными коэффициентами, дифференциальных уравнений 1-го и 2-го порядков; - простейшие навыки работы на компьютере и в сети Интернет. Минимальные требования к «входным» знаниям, необходимые для успешного освоения дисциплины это – удовлетворительное усвоение программ по указанным разделам.

### **3. Компетенции обучающегося, формируемые в результате освоения дисциплины (модуля)**

В результате освоения дисциплины “Микропроцессорная техника” студент должен овладеть следующими компетенциями: ПК-16; ПК-17.

<b>Код компетенции</b>	<b>Наименование компетенции</b>	<b>Наименование показателя оценивания (показатели достижения заданного уровня освоения компетенций)</b>
<b>ПК-16</b>	Способен разрабатывать компоненты программно-аппаратных комплексов и баз данных, используя современные инструментальные средства и технологии программирования.	ПК-16.1.1 Знает методы разработки компонент программно-аппаратных комплексов и баз данных, используя современные инструментальные средства и технологии программирования.  ПК-16.2.1 Умеет разрабатывать компоненты программно-аппаратных комплексов и баз данных, используя современные инструментальные средства и технологии программирования.  ПК-16.3.1 Владеет навыками разработки компонент программно-аппаратных комплексов и баз данных, используя современные инструментальные средства и технологии программирования.
<b>ПК-17</b>	Способен сопрягать аппаратные и программные средства в составе информационных и автоматизированных систем.	ПК-17.1.1 Знает методы сопряжения аппаратных и программных средств в составе информационных и автоматизированных систем  ПК-17.2.1 Умеет сопрягать аппаратные и программные средства в составе информационных и автоматизированных систем

		ПК-17.3.1 Владеет навыками сопряжения аппаратных и программных средств в составе информационных и автоматизированных систем
--	--	---

#### 4. Объем и содержание дисциплины (модуля)

Форма обучения	очная	очно-заочная	заочная
Общая трудоемкость по дисциплине (ЗЕТ/ в часах)	3 Зет/108		
Семестр	8		
Лекции, час	16		
Практические занятия, час	8		
Лабораторные занятия, час	16		
Самостоятельная работа, час	32		
Курсовой проект (работа), РГР, семестр	+		
Зачет (при заочной форме <b>4 часа</b> отводится на контроль)	-		
Часы на экзамен (при очной, очно- заочной формах <b>1 ЗЕТ – 36 часов</b> , при заочной форме <b>9 часов</b> отводится на контроль)	36		

#### 4.1.Содержание дисциплины (модуля)

№ п/п	Раздел дисциплины, тема лекции и вопросы	Очная форма				Очно-заочная форма				Заочная форма			
		ЛК	ПЗ	ЛБ	СР	ЛК	ПЗ	ЛБ	СР	ЛК	ПЗ	ЛБ	СР
1	Тема 1. Принципы построения процессоров. Общие принципы построения и структура процессоров. Операционный автомат для умножения двоичных чисел Управляющий автомат со схемной логикой и с программируемой логикой.	2			4								
2	Тема 2. Архитектура микропроцессоров. Структурно-функциональная организация процессоров. Типы данных. Регистры микропроцессоров. Общие вопросы адресации. Команды. Система команд. Организация циклов выполнения программ.	2	2	2	4								
3	Тема 3. Микропроцессорные системы. Организация микропроцессорных систем. Типовые структуры микропроцессорных систем. Магистрали микропроцессорных систем. Организация пространства памяти и ввода/вывода. Контроллер прямого доступа к памяти.	2	2	4	4								
4	Тема 4. Общие принципы организации ввода/вывода. Обмен данными в параллельном коде. Синхронный последовательный обмен. Асинхронный последовательный обмен.	2		2	4								

5	Тема 5. Организация прерываний в микропроцессорных системах. Последовательность обслуживания прерываний. Способы сохранения и восстановления состояния процессора. Способы идентификации источника прерывания.	2			4								
6	Тема 6. Аппаратные средства микроконтроллеров. Общие сведения. Арифметико-логическое устройство. Память микроконтроллеров. Параллельные порты ввода/вывода. Последовательный обмен. АЦП и ЦАП. Таймеры и процессоры событий.	2	2	4	4								
7	Тема 7. Средства программирования и отладки. Общие сведения. Язык ассемблера. Языки высокого уровня. Средства отладки.	2			4								
8	Тема 8. Микроконтроллеры STM. Общие сведения. Структурно-функциональная организация микроконтроллера STM. Организация памяти. Система команд.	2	2	4	4								
Форма текущего контроля успеваемости (по срокам текущих аттестаций в семестре)				Входная конт.работа 1 аттестация 1-5 тема				Входная конт.работа; Контрольная работа					
Форма промежуточной аттестации (по семестрам)				Зачет/ зачет с оценкой/ экзамен				Зачет/ зачет с оценкой/ экзамен				Зачет/ зачет с оценкой/ экзамен	
<b>Итого</b>				16	8	16	32						

#### 4.2. Содержание лабораторных занятий

№ п/п	№ лекции из рабочей программы	Наименование лабораторного (практического, семинарского) занятия	Количество часов			Рекомендуемая литература и методические разработки (№ источника из списка литературы)
			Очно	Очно-заочно	Заочно	
1	2	3	4	5	6	7
1	1	Описание архитектуры микроконтроллера ADUC845 фирмы Analog Devices и среды проектирования Keil.	4			9
2	2	Работа с символьным жидкокристаллическим индикатором. Программирование модуля ЖКИ (на базе HD44780).	4			10
3	3	Устройства ввода информации. Программирование матричной клавиатуры.	4			11
4	4	Последовательный интерфейс UART.	4			12,13
Итого			16			

#### 4.3. Содержание практических занятий

№ п/п	№ лекции из рабочей программы	Наименование лабораторного (практического, семинарского) занятия	Количество часов			Рекомендуемая литература и методические разработки (№ источника из списка литературы)
			Очно	Очно-заочно	Заочно	
1	2	3	4	5	6	7
1	13	Использование интегрированной среды программирования. Работа с текстовым редактором среды программирования KEIL-C. Создание программных проектов. Трансляция программ и программных проектов. Отладка программ во встроенным отладчике программ.	2			6
2	15	Устройство параллельных портов микроконтроллера. Подключение внешних устройств к параллельному порту микроконтроллера. Особенности параллельных	2			7

		портов микроконтроллера ADUC845.				
3		Работа с клавиатурой матричного типа. Применение матричной клавиатуры для ввода информации в микропроцессорную систему.	2			6
4		Таймеры счетчики микроконтроллера	2			7
Итого			8			

#### 4.4. Тематика для самостоятельной работы студента

№ п/п	Тематика по содержанию дисциплины, выделенная для самостоятельного изучения	Количество часов из содержания дисциплины			Рекомендуемая литература и источники информации	Формы контроля СРС
		Очно	Очно-заочно	Заочно		
1	2	3	4	5		
1	Восьмиразрядный процессор 8080. Структура восьмиразрядного процессора. АЛУ. Блок десятичной коррекции. Регистр признаков. Регистры. Указатель команд. Указатель стека. Блок управления.	2			1,14	
2	Сегментные регистры микропроцессоров. Необходимость организации сегментации памяти.	2			2,14	
3	Организация обращения к памяти и устройствам ввода/вывода. Принцип организации обращения к памяти и внешним устройствам. Циклы обращения к магистрали. Буферизация шин данных.	2			3,14	
4	Параллельные порты ввода/вывода. Общие сведения. Структурно-функциональные особенности портов. Драйверы с установкой на ввод/вывод. Драйверы с установкой на ввод. Драйверы с управляемыми подтягивающими резисторами.	2			8,14	
5	Микроконтроллер как ведомое устройство.	2			4,14	

	Микроконтроллерная сеть. Протоколы последовательного обмена. Протокол SPI. Организация обмена. Протокол I2C. Общие сведения. Структура интерфейса. Формат команды. Принцип функционирования. Арбитраж. Программная реализация протокола. Виды обмена. Протокол CAN. Общие сведения. Принципы обмена. Типы кадров. Арбитраж.				
6	Обмен данными в параллельном коде. Прямой ввод/вывод данных. Обмен данными с аппаратным квитированием. Ввод данных. Вывод данных. Двунаправленный обмен. Устройство двунаправленного обмена с аппаратным квитированием.	2		5,14	
7	Таймеры. Способы измерения временного интервала. Классический способ. Способ входного захвата. Способ выходного сравнения. Модули процессора событий. Сторожевые таймеры.	2		4,14	
8	Последовательный асинхронный интерфейс UART. Особенности работы UART микроконтроллера. Расчет параметров синхронизации UART. Особенности представления текстовой информации.	2		5,14	
9	Устройство и принцип работы символьного жидкокристаллического индикатора. Программное управление ЖКИ.	2		3,14	
10	Классификация АЦП. Основные типы АЦП. Изучение особенностей работы с аналого-цифровым преобразователем микроконтроллера.	2		2,14	
11	Конфигурация MK STM32G0. Расположение и назначение выводов микроконтроллера MK STM32G0. Архитектура ядра ЦПУ	2		2,14	
12	Архитектура 32-х разрядного микроконтроллера STM32G0. Адресация памяти данных. Регистры процессора.	2		2,14	

13	Средства разработки и отладки приложений на базе микроконтроллера STM32G0.	2			3,14	
14	Типы прерываний микроконтроллера STM32G0. Источники прерываний. Регистры управления прерываниями. Управление обслуживанием прерываний.	2			5,14	
15	Средства разработки и отладки приложений на базе микроконтроллера STM32. Программа генерации кодов.	2			8,14	
16	Адресация адресов инструкций. Относительная адресация. Прямая адресация. Косвенная табличная адресация. Регистровая адресация.	2			8,14	
Итого		32				

## **5. Образовательные технологии**

5.1. При чтении лекционного материала используются современные технологии проведения занятий, основанные на использовании проектора, обеспечивающего наглядное представление методического и лекционного материала. При составлении лекционного материала используется пакет прикладных программ презентаций MS PowerPoint. Использование данной технологии обеспечивает наглядность излагаемого материала, экономит время, затрачиваемое преподавателем на построение графиков, рисунков.

5.2. В соответствии с требованиями ФГОС ВО по направлению подготовки при реализации компетентностного подхода предусматривается широкое использование в учебном процессе активных и интерактивных форм проведения занятий (компьютерных симуляций, деловых и ролевых игр, разбор конкретных ситуаций, психологические и иные тренинги) в сочетании с внеаудиторной работой с целью формирования и развития профессиональных навыков обучающихся. В рамках учебного курса предусматриваются встречи с ведущими специалистами промышленных предприятий РД.

На протяжении изучения всего курса уделяется особое внимание установлению межпредметных связей с дисциплинами «Электроника» и «Метрология и измерительная техника», демонстрации возможности применения полученных знаний в практической деятельности. При изучении широко используется прогрессивные, эффективные и инновационные методы.

## **6. Оценочные средства для текущего контроля успеваемости, промежуточной аттестации по итогам освоения дисциплины и учебно-методическое обеспечение самостоятельной работы студентов**

Оценочные средства для контроля входных знаний, текущего контроля успеваемости и промежуточной аттестации по итогам освоения дисциплины “Микропроцессорная техника” приведены в приложении А (Фонд оценочных средств) к данной рабочей программе.

Учебно-методическое обеспечение самостоятельной работы студентов приведено ниже в разделе 7 настоящей рабочей программы.

Зав. библиотекой Алиева Ж.А.

*Ж.А. Алиева*

(подпись)

**7. Учебно-методическое и информационное обеспечение дисциплины  
“Микропроцессорная техника”**

**Рекомендуемая литература и источники информации (основная и дополнительная)**

№ п/п	Виды занятий	Необходимая учебная, учебно-методическая (основная и дополнительная) литература, программное обеспечение, электронно- библиотечные и Интернет ресурсы	Автор(ы)	Издательст во и год издания	Количество изданий					
					1	2	3	4	5	6
<b>Основная</b>										
1.	ЛК	Микропроцессорные системы. Применение микроконтроллеров семейства AVR для управления внешними устройствами / Сонькин М.А., Сонькин Д.М., Шамин А.А.. — ISBN 978-5-4387-0708-0. - Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. - URL: <a href="https://www.iprbookshop.ru/83972.html">https://www.iprbookshop.ru/83972.html</a>	Соњкин М.А.	- Томск : Томский политехнич еский университе т, 2016. - 88 с.	-	-	-			
2.	ЛК	Микроконтроллеры для систем автоматики : учебное пособие / А. М. Водовозов.. - ISBN 978-5-9729-0138-8. - Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. - URL: <a href="https://www.iprbookshop.ru/83972.html">https://www.iprbookshop.ru/83972.html</a>	Водовозо в А. М.	- Москва : Инфра- Инженерия , 2016.- 164 с	-	-	-			

		p.ru/51727.html				
3.	ЛК	Микропроцессорные системы. Средства разработки программного обеспечения для микроконтроллеров семейства AVR : учебное пособие / Сонькин М.А., Шамин А.А..- ISBN 978-5-4387-0676-2. — Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. - URL: <a href="https://www.iprbookshop.ru/83973.html">https://www.iprbookshop.ru/83973.html</a>	Соњкин М.А.	- Томск : Томский политехнический университет, 2016. - 90 с.	-	-
4.	ЛК	Микропроцессорная техника в приборах, системах и комплексах ориентации, навигации и управления летательных аппаратов : учебное пособие к лабораторным работам / А. А. Афонин, Г. Г. Ямашев.- ISBN 978-5-905916-96-0. - Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. - URL: <a href="https://www.iprbookshop.ru/40398.html">https://www.iprbookshop.ru/40398.html</a>	Афонин А. А.	- Саратов : Ай Пи Эр Медиа, 2015. - 143 с.	-	-
5.	ЛК	ЭВМ и периферийные устройства : учебное пособие / А. Н. Сычев.- ISBN 2227-8397. - Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. -	Сычев А. Н.	- Томск : Томский государственный университет систем управления и радиоэлект	-	-

		URL: <a href="https://www.iprbookshop.ru/72218.html">https://www.iprbookshop.ru/72218.html</a>		роники, 2016. - 113 с.		
6.	ПР	Практическое руководство по программированию STM-микроконтроллеров : учебное пособие - 111 с. - ISBN 2227-8397. - Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. - URL: <a href="https://www.iprbookshop.ru/55205.html">https://www.iprbookshop.ru/55205.html</a>	С. Н. Торгаев М. В. Тригуб И. С. Мусоров, Д. С. Чертихин а.	- Томск : Томский политехнический университет, 2015.	-	-
7.	ПР	Программирование под платформу Andriod : учебное пособие / А. В. Куркин. - ISBN 2227-8397. - Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. - URL: <a href="https://www.iprbookshop.ru/67586.html">https://www.iprbookshop.ru/67586.html</a>	Куркин А. В.	- Санкт-Петербург : Университет ИТМО, 2015. - 35 с.	-	-
8.		Микропроцессорная техника: курс лекций	Шангерева Б.А., Семиляк А.И.	Махачкала. 2018.	10	
<b>Дополнительная</b>						
9.	ЛБ	Микроконтроллеры фирмы NEC Electronics. Практическое руководство по применению 8-ми разрядных микроконтроллеров 78K0/LG2. Учебное пособие. Махачкала. 2011.	Семиляк А.И	Махачкала. 2011.	-	30
10.	ЛБ	Методические указания к выполнению лабораторной работы №1 . Описание	Семиляк А.И, Кишов Р.	Махачкала. 2012.	-	10

		архитектуры микроконтроллера ADUC845 фирмы Analog Devices и среды проектирования Keil.	M.			
11.	ЛБ	Методические указания к выполнению лабораторной работы № 2. Работа с символическим жидкокристаллическим индикатором. Программирование модуля ЖКИ (на базе HD44780)	Семиляк А.И, Кишов Р. М.	Махачкала: ДГТУ, 2012	-	10
12.	ЛБ	Методические указания к выполнению лабораторной работы № 3. Устройства ввода информации. Программирование матричной клавиатуры.	Семиляк А.И, Кишов Р. М.	Махачкала: ДГТУ, 2012	-	10
13.	ЛБ	Методические указания к выполнению лабораторных работ № 4. Последовательный интерфейс UART	Семиляк А.И, Кишов Р. М.	Махачкала: ДГТУ, 2012	-	10
<b>Интернет-ресурсы</b>						
14	Использование ресурсов ЭБС <a href="http://www.iprbookshop.ru/">http://www.iprbookshop.ru/</a> Использование ресурсов ЭБС <a href="http://www.e.lanbook.com">www.e.lanbook.com</a>					

## 8. Материально-техническое обеспечение дисциплины (модуля)

Материально-техническое обеспечение дисциплины “ Микропроцессорная техника ” включает:

- библиотечный фонд (учебная, учебно-методическая, справочная литература, научная и деловая периодика);

- компьютеризированные рабочие места для обучаемых с доступом в сеть Интернет;
- аудитории, оборудованные проекционной техникой.

Лабораторные работы выполняются в лаборатории №342 (УЛК 2 ФКТВТиЭ) с использованием комплекта учебно-лабораторного оборудования на основе микроконвекторов фирмы Analog devices ADUC845.

## **9. Специальные условия инвалидам и лицам с ограниченными возможностями здоровья (ОВЗ)**

Специальные условия обучения и направления работы с инвалидами и лицами с ОВЗ определены на основании:

- Федерального закона от 29.12.2012 №273-ФЗ «Об образовании в Российской Федерации»;

- Федерального закона от 24.11.1995 № 181-ФЗ «О социальной защите инвалидов в Российской Федерации»;

- приказа Минобрнауки России от 05.04.2017 № 301 «Об утверждении Порядка организации и осуществления образовательной деятельности по образовательным программам высшего образования – программам бакалавриата, программам специалитета, программам магистратуры»;

- методических рекомендаций по организации образовательного процесса для обучения инвалидов и лиц с ограниченными возможностями здоровья в образовательных организациях высшего образования, в том числе оснащенности образовательного процесса, утвержденных Минобрнауки России 08.04.2014 № АК-44/05вн).

Под специальными условиями для получения образования обучающихся с ОВЗ понимаются условия обучения, воспитания и развития, включающие в себя использование при необходимости адаптированных образовательных программ и методов обучения и воспитания, специальных учебников, учебных пособий и дидактических материалов, специальных технических средств обучения коллективного и индивидуального пользования, предоставление услуг ассистента (помощника), оказывающего необходимую помощь, проведение групповых и индивидуальных коррекционных занятий, обеспечение доступа в здания ДГТУ и другие условия, без которых невозможно или затруднено освоение ОПОП обучающихся с ОВЗ.

Обучение в рамках учебной дисциплины обучающихся с ОВЗ осуществляется ДГТУ с учетом особенностей психофизического развития, индивидуальных возможностей и состояния здоровья таких обучающихся.

Обучение по учебной дисциплине обучающихся с ОВЗ может быть организовано как совместно с другими обучающимися, так и в отдельных группах.

В целях доступности обучения по дисциплине обеспечивается:

1) для лиц с ограниченными возможностями здоровья по зрению:

- наличие альтернативной версии официального сайта ДГТУ в сети «Интернет» для слабовидящих;

- весь необходимый для изучения материал, согласно учебному плану (в том числе, для обучающихся по индивидуальным учебным планам) предоставляется в электронном виде на диске.

- индивидуальное равномерное освещение не менее 300 люкс;

- присутствие ассистента, оказывающего обучающемуся необходимую помощь;

- обеспечение возможности выпуска альтернативных форматов печатных материалов (крупный шрифт или аудиофайлы);

- обеспечение доступа обучающегося, являющегося слепым и использующего собаку-проводника, к зданию ДГТУ.

2) для лиц с ОВЗ по слуху:

- наличие микрофонов и звукоусиливающей аппаратуры коллективного пользования (аудиоколонки);

3) для лиц с ОВЗ, имеющих нарушения опорно-двигательного аппарата, материально-технические условия должны обеспечивать возможность беспрепятственного доступа обучающихся в учебные помещения, столовые, туалетные и другие помещения организации, а также пребывания в указанных помещениях (наличие пандусов, поручней, расширенных дверных проемов и других приспособлений).

Перед началом обучения могут проводиться консультативные занятия, позволяющие студентам с ОВЗ адаптироваться к учебному процессу.

В процессе ведения учебной дисциплины научно-педагогическим работникам рекомендуется использование социально-активных и рефлексивных методов обучения, технологий социокультурной реабилитации с целью оказания помощи обучающимся с ОВЗ в установлении полноценных межличностных отношений с другими обучающимися, создании комфортного психологического климата в учебной группе.

Особенности проведения текущей и промежуточной аттестации по дисциплине для обучающихся с ОВЗ устанавливаются с учетом индивидуальных психофизических особенностей (устно, письменно на бумаге, письменно на компьютере, в форме тестирования и др.). При необходимости предоставляется дополнительное время для подготовки ответа на зачете или экзамене

## **10. Лист изменений и дополнений к рабочей программе**

Дополнения и изменения в рабочей программе на 20\_\_\_/20\_\_\_ учебный год.

В рабочую программу вносятся следующие изменения:

1. ....;
2. ....;
3. ....;
4. ....;
5. ....

или делается отметка о нецелесообразности внесения каких-либо изменений или дополнений на данный учебный год.

Рабочая программа пересмотрена и одобрена на заседании кафедры \_\_\_\_\_  
от \_\_\_\_\_ года, протокол № \_\_\_\_\_.

Заведующий кафедрой \_\_\_\_\_  
(название кафедры) \_\_\_\_\_ (подпись, дата) \_\_\_\_\_ (ФИО, уч. степень, уч. звание)

**Согласовано:**

Декан (директор) \_\_\_\_\_  
(подпись, дата) \_\_\_\_\_ (ФИО, уч. степень, уч. звание)

Председатель МС факультета \_\_\_\_\_  
(подпись, дата) \_\_\_\_\_ (ФИО, уч. степень, уч. звание)